

# 國立台灣科技大學新開課程計畫書

1.	開課所系	資訊工程系			91 學年度第 2 學期 其他：	
2.	課程代號	CS5081	選必修	選修	開課年級	大四、研究所
	課程名稱	中文 晶片系統設計議題與方法 (中文 15 個字以內) 英文 System-on-Chip: Design issues and methodology				
3.	學分數	3	上課時數	3	實習時數	0
4.	先修課程或特殊規定	數位積體電路設計或是 VLSI 系統設計				
5.	課程宗旨	隨著晶片系統的時代來臨，許多過去被忽視的設計問題也日形重要，在本課程中將討論若干晶片系統的設計問題與設計的方法：包括功率管理、溫度管理、矽智財設計、系統架構、設計範例等議題。課程中並佐以若干的實做與論文的研讀、使學生對晶片系統的設計也叫全面的瞭解。				
6.	課程概述	1. Design Methodology of SOC 2. Case study of SOC design 3. Thermal Issues 4. Power Issues 5. Embedded Processors 6. IP and IP core design 7. On chip buses and platforms <small>(本案經教務會議通過後，將轉錄此段課程概述於本校概況及 www 各系課程內容簡介上，敬請詳實填列)</small>				
7.	校內有否開設類似課程	<input checked="" type="checkbox"/> 否 <input type="checkbox"/> 有，其課程名稱為：				
8.	任課教師	闕河鳴				

所 長： \_\_\_\_\_  
系 主 任： \_\_\_\_\_  
學 程 主 任： \_\_\_\_\_

院 長： \_\_\_\_\_ 日 期： \_\_\_\_\_

教務會議決議： \_\_\_\_\_ 系務會議決議： \_\_\_\_\_

(本表可自網站下載，網址為：<http://www.ntust.edu.tw/~academic/course.new/newcour.doc>)