

國立台灣科技大學新開課程計畫書

| | | | | | | |
|----|------------|--|------|----|--------------|--------|
| 1. | 開課所系 | | | | 91 學年度第 2 學期 | |
| | | 資訊工程系 | | | 其他： | |
| 2. | 課程代號 | CS5080 | 選必修 | 選修 | 開課年級 | 大四、研究所 |
| | 課程名稱 | 中文 類比積體電路設計與佈局 | | | (中文 15 個字以內) | |
| 3. | 學分數 | 3 | 上課時數 | 3 | 實習時數 | 0 |
| 4. | 先修課程或特殊規定 | 電路學，電子學。 | | | | |
| 5. | 課程宗旨 | 基礎類比積體電路設計講義與實習教，藉由設計範例，詳解類比電路與混合訊號模擬之技巧與過程，使用具體電路之訊號模式與量化之模擬結果，輔助理論說明，並包括設計範例之量測方法介紹。 | | | | |
| 6. | 課程概述 | <p>一、內容：</p> <ol style="list-style-type: none"> 1. Integrated Circuits Devices and Modeling 2. CMOS Processing Flow 3. Basic Integrated Building Blocks 4. CMOS Amplifiers 5. Comparators 6. Op Amp Design and Compensation 7. R/L/C and MOS Matching Layout 8. Noise Sources and Analysis of Mixed-Signal IC 9. Mixed-Signal IC Analog-Digital Layout <p>(本案經教務會議通過後，將轉錄此段課程概述於本校概況及 www 各系課程內容簡介上，敬請詳實填列)</p> | | | | |
| 7. | 校內有否開設類似課程 | <input checked="" type="checkbox"/> 否 <input type="checkbox"/> 有，其課程名稱為： | | | | |
| 8. | 任課教師 | 黃弘一 | | | | |

所長：

系主任：

院長：_____ 學程主任：_____ 日期：_____

教務會議決議：_____

系務會議決議：_____