國立台灣科技大學新開課程計畫書

图正日传 双尺子刷 用 卧住 可 里 自								
1.	開課所系 Department	資工系			106 學年度第 1 學期 2017 Fall Semester 其他: Other time:			
	課程代號 Course Code	CS5140	必修/選修 Required/ Elective	選修	開課年級 Grade	研究所		
2.	課程名稱 Course Title	電腦輔助晶片系統設計						
		Computer-Aided Design for VLSI System						
3.	學 分 數 Credits	1 1	·週上課時數 ours Per Week	3	每週實習時數 Intern Hours Per Week	0		
4.	先修課程或 特殊規定 Pre-Requisite	C/C++ Programming, Data Structure, Algorithm						
5.	課程宗旨 Purpose of the Course	The purpose of this course is to give fundamental knowledge in VLSI design automation. We will discuss several important algorithms in high level synthesis, logic synthesis, and physical design, which contain modeling, architectural synthesis, logic synthesis, partitioning, floorplanning, placement, and routing.  本課程宗旨在於指導同學在晶片設計自動化領域裡之重要議題。我們將探討高階合成、邏輯合成及實體設計之重要演算法,包含模型、架構合成、邏輯合成、分割、佈局、擺置及繞線。						
6.	課程中文大綱 Outline of the	1. 2. 3. 4. 5. 6. 7. 8. 9. 10. 12. 4. 9. 11. 12. 13. 4. 15. 15. 14. 15. 15. 14. 15. 15. 14. 15. 15. 14. 15. 15. 14. 15. 15. 14. 15. 15. 15. 15. 15. 15. 15. 15. 15. 15	優化	於本校概況及	各系課程內容簡介上,	敬請詳實填列,限1500字元)		

7.	課程英文大綱 Outline of the Course (In English)	<ol> <li>Introduction</li> <li>Modeling</li> <li>Scheduling</li> <li>Resource binding</li> <li>Boolean and binary decision diagram</li> <li>Two-level logic optimization</li> <li>Multi-level logic optimization</li> <li>Technology mapping</li> <li>Partitioning</li> <li>Floorplanning</li> <li>Placement</li> <li>Routing</li> <li>Clock and power network</li> <li>Emerging topics</li> <li>Term Project</li> <li>(本業經教務會議通過後、將轉錄此段課程概述於本校概況及各系課程英文大網上,敬請詳實填列、限1500字元)</li> </ol>
8.	核心專業能力 Core Professional Competencies (In Chinese)	具備實驗設計應用與驗證能力能發掘並解決問題 具備活用技術應用於產業之能力 具備跨領域整合與團隊協調之能力 具備組織與溝通表達之能力 (如非通纖課程,請詳列本課程所欲培養之核心專業能力)
9.	校內有否開 設類似課程 Similar Course In Campus	■ 否 No □ 有,其課程名稱為: Yes(Please specify course title):
10.	任課教師 Lecturer	劉一宇

## 本課程經下列相關會議通過:

單位主管:	系級課程委員會議:	105字平度第/次禄扬置招生安員
	小风吹红女只有成	會通過
院 長:	院級課程委員會議:	
教務處收件日期:	校級課程委員會議:	
	教務會議:	_